

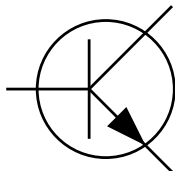
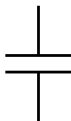
Computergrundlagen

Boolesche Logik, Zahlensysteme und Arithmetik

Axel Arnold

Institut für Computerphysik
Universität Stuttgart

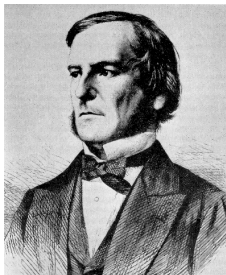
Wintersemester 2011/12



Ein Mikroprozessor

- ist ein Netz von Transistoren, Widerständen und Kondensatoren
- Leitungen kennen nur zwei Zustände: Spannung oder nicht
- Interpretation als ja/nein, 0/1, an/aus, ...
- Schaltungen entsprechen logischen Operationen
(„Spannung an Pin a und Spannung an Pin b
⇒ Spannung am Ausgang“)

Wie kann ich damit rechnen?



G. Boole,
1815 - 1864

- erlaubt formale Beweise über logische Aussagen
- Grundlage der Computerlogik
- kann mathematisch als Algebra formalisiert werden
– als eine *boolesche Algebra*

Wir betrachten eine Menge

- mit zwei Elementen 1 („wahr“) und 0 („falsch“)
- mit zwei Verknüpfungen \vee („oder“) und \wedge („und“)
- mit einer einstelligen Verknüpfung \neg („nicht“, Negation)

Ferner gilt für beliebige $a, b, c \in \{0, 1\}$:

$$\begin{aligned} 1. \quad & a \vee (b \vee c) = (a \vee b) \vee c, \\ & a \wedge (b \wedge c) = (a \wedge b) \wedge c \end{aligned} \quad (\text{Assoziativität})$$

$$\begin{aligned} 2. \quad & a \vee (b \wedge c) = (a \vee b) \wedge (a \vee c), \\ & a \wedge (b \vee c) = (a \wedge b) \vee (a \wedge c) \end{aligned} \quad (\text{Distributivität})$$

$$3. \quad a \vee b = b \vee a, \quad a \wedge b = b \wedge a \quad (\text{Kommutativität})$$

$$4. \quad a \vee (a \wedge b) = a, \quad a \wedge (a \vee b) = a \quad (\text{Adsorption})$$

$$5. \quad a \vee \neg a = 1, \quad a \wedge \neg a = 0 \quad (\text{Komplemente})$$

- Neutralität:
 $a \vee 0 = a, \quad a \wedge 1 = a$
- Idempotenz:
 $a \vee a = a, \quad a \wedge a = a$
- Extremalgesetze:
 $a \vee 1 = 1, \quad a \wedge 0 = 0$
- Doppelnegation: $\neg(\neg a) = a$
- Dualität:
 $\neg 0 = 1, \quad \neg 1 = 0$
- De Morgansche Gesetze:
 $\neg(a \vee b) = \neg a \wedge \neg b, \quad \neg(a \wedge b) = \neg a \vee \neg b$

Die zweielementige boolesche Algebra entspricht genau der Aussagenlogik – und unserem Verständnis von Logik.

- Wie kann ich mit nur zwei Elementen Zahlen darstellen?

Sei $B > 0$ eine natürliche Zahl. Dann kann jede natürliche Zahl z *eindeutig* dargestellt werden als

$$z = \sum_{i=0}^{\infty} B^i z_i,$$

wobei für alle k $0 \leq z_k < B$ und nur endliche viele $z_k \neq 0$.

Beispiel

$B = 10$ entspricht unserem Dezimalsystem:

$$1042 = 10^0 \cdot 2 + 10^1 \cdot 4 + 10^3 \cdot 1 = 1042d$$

$B = 8$ ergibt das Oktalsystem:

$$1042 = 8^0 \cdot 2 + 8^1 \cdot 2 + 8^3 \cdot 2 = 2022o$$

- Wie kann ich mit nur zwei Elementen Zahlen darstellen?

Wir benutzen das *Binärsystem* mit $B = 2$ und Ziffern 0 und 1 (Bits)

Beispiele

$$42 = 2^5 + 2^3 + 2^1 = 101010b$$

- Umrechnung von Binär- auf Dezimalzahlen ist umständlich
- Oktal ist es einfach:

$$1042 = 2^{10} + 2^4 + 2^1 = \overset{2\ 1}{10}.\overset{4\ 2\ 1}{000}.\overset{4\ 2\ 1}{010}.\overset{4\ 2\ 1}{010}b = 2022o$$

- oder in *Hexadezimalzahlen* ($B = 16$, Ziffern 1–9, A–F):

$$\overset{4\ 2\ 1}{100}.\overset{8\ 4\ 2\ 1}{0001}.\overset{8\ 4\ 2\ 1}{0010}b = 812h, \quad 1010.1111.1111.1110b = AFFEh$$

Genau wie im Dezimalsystem:

$$\begin{array}{r} 101010 \quad (\text{Summand } a) \\ + \quad 1111 \quad (\text{Summand } b) \\ \quad 1110 \quad (\text{Übertrag } c) \\ \hline = 111001 \quad (\text{Ergebnis } e) \end{array}$$

$$\begin{array}{r} 101010 \quad (1. \text{ Summand } a) \\ - \quad 1111 \quad (2. \text{ Summand } b) \\ \quad 11111 \quad (\text{geborgt } c) \\ \hline = 11011 \quad (\text{Ergebnis } e) \end{array}$$

Betrachten wir die Ziffern als Wahrheitswerte, so gilt:

$$e_0 = (a_0 \vee b_0) \wedge \neg(a_0 \wedge b_0) =: a_0 \oplus b_0$$

$$c_1 = a_0 \wedge b_0$$

$$e_i = (a_i \oplus b_i) \oplus c_i$$

$$c_{i+1} = (a_i \wedge b_i) \vee (a_i \wedge c_i) \vee (b_i \wedge c_i)$$

Damit kann die Addition als Schleifen-Schaltkreis realisiert werden!

Was ist z.B. $-5 = 0 - 5$?

$$\begin{array}{r} 0 \\ - 101 \\ \hline = 11111 \\ 111011 \end{array}$$

- im Prinzip unendlich viele führende 1er
- in der Praxis endliche Darstellung (z.B. 32 Bit)
- Bei n Bit-Darstellung wird $-z$ als $2^n - z$ dargestellt
- Bei 8 Bit z.B. ist $-5 = 256 - 5 = 251 = 11111011b$
- Addition und Subtraktion funktionieren ohne Änderung, solange module 2^n gerechnet wird

$$\begin{array}{r} 101010 * 1010 \\ \hline 0 \\ + 101010 \\ + 0 \\ + 101010 \\ \hline = 110100100 \end{array}$$

Binäre Multiplikation ist sehr einfach:

- Eine Zahl wird bitweise nach links geschoben (Multiplikation mit 2)
- ist das entsprechende Bit der andere Zahl gesetzt, wird die erste addiert, sonst nicht

$$\begin{array}{r} 101111 \quad / \quad 101 \quad = \quad 1001 \quad (\text{Ergebnis}) \\ \hline - 101\dots \\ \hline = 111 \\ - 0\dots \\ \hline = 111 \\ - 0. \\ \hline = 111 \\ - 101 \\ \hline = 10 \quad (\text{Rest}) \end{array}$$

↑ ↑ ↑ ↑

Binäre Division analog zur Multiplikation:

- Der Divisor wird zunächst ganz nach links geschoben
- Und dann bitweise wieder nach links
- Wenn der Rest größer als der Divisor ist, abziehen, und das entsprechende Bit des Ergebnisses setzen